

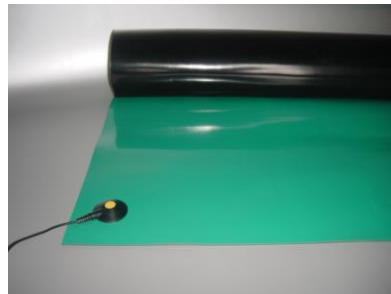
制電マット 技術資料

1. はじめに

制電マットは作業場所で発生する静電気を放電し、安全な作業場所を実現するために必要不可欠な製品の一つです。帯電した物質がマットに接触した時、地面に静電気を直接放電することにより、作業場所への静電気対策を行います。コンピューター・電子部品の組み立て製造ライン、半導体、精密工学機器の作業エリアや爆発物を取り扱うプラントなどで安全に使用することができます。

2. 製品構造と材質

	<table border="1"><tr><td colspan="2">【静電気拡散層】</td></tr><tr><td>表面（緑）</td><td>NBR（ニトリルゴム）</td></tr><tr><td colspan="2">【導電層】</td></tr><tr><td>裏面（黒）</td><td>SBR（スチレン・ブタジエンゴム）</td></tr></table>	【静電気拡散層】		表面（緑）	NBR（ニトリルゴム）	【導電層】		裏面（黒）	SBR（スチレン・ブタジエンゴム）
【静電気拡散層】									
表面（緑）	NBR（ニトリルゴム）								
【導電層】									
裏面（黒）	SBR（スチレン・ブタジエンゴム）								



3. 特長

- 2層ゴム構造で、弾力性があり、寸法安定性もよいです。
- 耐薬品性があり、飛び散ったはんだなどにも耐性があります。
- 耐久性があります。

4. 一般物性表

	単位	値		テスト方法
		拡散層	導電層	
ショア硬さ	—	65±5 (マット全体)		ASTM D 2240
引張強度	MPa	15.6 (マット全体)		ASTM D 412
引き裂き強度	kN/m	35.7 (マット全体)		ASTM D 624
耐熱性能	°C	0 ~ 143(マット全体)		
表面抵抗率	Ω/sq.	5×10^9	1.5×10^5	ASTM D 257
RTG抵抗	Ω	4×10^8 (マット全体)		ANSI/EOS/ESD-S4.1
RTT抵抗	Ω	9×10^8 (マット全体)		ANSI/EOS/ESD-S4.1
減衰率 (5kv to 0 volt)	秒	< 0.1 (マット全体)		FTMS 101C

※ 上記の値は実測値であり、保証値ではありません。

5. 製品の種類

	タイプ	厚さ		幅		長さ	
		サイズ	許容誤差	サイズ	許容誤差	サイズ	許容誤差
9-4041-01	カット	2mm	±0.15mm	45cm	±5mm	60cm	±50mm
9-4041-02				60cm		90cm	
9-5710-01				100cm		10M	

グランドについて

最適な電気的性能を実現するには適切にグランド処置をおすすめします。

クリーニング

マット表面を中性洗剤と水を使用して定期的にクリーニングすることをおすすめします。